Inbjudan

ARTES++ forskarskola i realtid och inbyggda system

ARTES++ erbjuder stöd till forskarstudier i området realtid och inbyggda system. Erbjudandet består av ett specialkomponerat kursblock om 20 poäng (eller mer) med finansiering för resor och logi. Dessutom ges möjligheter att knyta industriella, nationella och internationella kontakter vid en sommarskola och en doktorandkonferens i ARTES++ regi, samt vid finansierade vistelser i industrin och i utlandet.

Bakgrund

Stiftelsen för Strategisk Forskning (SSF) stödjer ARTES++ nationella forskarskola i inbyggda och distribuerade realtidssystem under åren 2004 till 2006. Som en följd av detta har ARTES beslutat att årligen inbjuda 20 forskarstuderande att följa utbildningen.

ARTES++ 2005

Till år 2005 kommer 20 studenter att antas till ARTES++. Dessa förväntas att under perioden 2005 till och med 2006 följa forskarutbildningskurser från ARTES++ utbud motsvarande 20p. Studenterna förväntas också delta på ARTES++ sommarskola och på en för doktoranderna gemensam doktorandkonferens. Därutöver förväntas studenterna under perioden planera och utföra en kortare industrivistelse (ca 2 veckor) samt en utlandsvistelse (ca 3 veckor).

ARTES++ sommarskola är en mötespunkt för doktorander, forskare och industri inom realtid och inbyggda system. Programmet består av inbjudna föreläsare i världsklass, ett SNART-möte (se www.snart.org för mer info), samt sociala aktiviteter. Vi håller vanligen till på en kursgård under vecka 34 eller vecka 35. År 2005 kommer sommarskolan att arrangeras i Skövde.

ARTES++ doktorandkonferens är ett tillfälle för ARTES++ doktorander samt ARTES realtidsdoktorander att mötas och utbyta erfarenheter. Doktoranderna får en möjlighet att presenterar sina forskningsproblem och/eller resultat i en positiv och stimulerande atmosfär.

Finansiering

Finansieringen till studenterna (formellt till deras lärosäten) från ARTES++ uppgår till 65000 kr per student och skall användas för rese- och logikostnader som uppstår vid kursdeltagande (20000 kr), en utlandsvistelse (max 30000 kr), en industrivistelse (max 5000 kr), samt konferensresor (max 10000 kr).

Därutöver finansierar ARTES++ kurserna, sommarskolan och doktorandkonferensen för de antagna studenterna.

Urvalskriterier

Följande kriterier kommer att användas vid urvalet av ansökningarna till ARTES++:

- Antagningsdatum till forskarutbildningen (vi riktar oss främst till nyantagna forskarstudenter)
- Forskningsinriktning (vi riktar oss främst till doktorander inom inbyggda system och realtidssystem)
- Planerad aktivitetsgrad på forskarutbildningen (vi riktar oss främst till doktorander med minst 70% aktivitetsgrad)
- Planerad aktivitetsgrad för att fullfölja ARTES++ aktiviteter
- Betyg vid akademiska studier
- Arbetslivserfarenheter och andra meriter

Ansökningarna kommer att granskas av ARTES++referensgrupp, som består av:

- Karl-Erik Årzén (Lunds Universitet)
- Lars Lundberg (Blekinge Tekniska Högskola)
- Magnus Jonsson (Högskolan i Halmstad)
- Jan Jonsson (Chalmers)
- Jörgen Hansson (Linköpings Universitet)
- Sten F. Andler (Högskolan Skövde)
- Martin Törngren (Kungliga Tekniska Högskolan)
- Hans Hansson (Mälardalens Högskola)
- Paul Pettersson (Uppsala Universitet)

Antagningsbeslutet fattas av ARTES styrelse.

Ansökan

Forskarstuderande som är antagna till forskarutbildning eller inom kort förväntas antas till forskarutbildningen vid universitet eller högskola kan söka till ARTES++. Ansökan skall bestå av:

- Ifylld och undertecknad ansökningsblankett
- Antagningsintyg till forskarutbildningen eller intyg från handledare som anger när forskarutbildningen kommer att påbörjas
- Individuell studieplan
- Meritförteckning (CV)
- Examensbevis eller motsvarande
- Beskrivning av forskningsinriktning

Ansökningsblanketten skickas till: ARTES++, Box 337, 751 05 Uppsala. Samtliga handlingar skickas i pdf-format till epostadressen info@artes.uu.se.

Datum

- 28 november 2004: ansökan skall vara ARTES tillhanda
- 17 december 2004: antagningsbesked till studenterna
- Januari 2005: kursstart ARTES++

Forskarutbildningskurser

ARTES++ erbjuder ca 6 kurser per år med en sammanlagd omfattning om ca 30 studiepoäng. Kurserna kommer att ges vid olika universitet och högskolor i landet, och vara anpassade för distansstudier. Vanligtvis ges kurserna genom ett mindre antal tillfällen med intensivstudier, som alterneras med längre perioder för självstudier och uppgiftslösning. Följande kurser finns för närvarande med i *planeringsarbetet*:

- Advanced Component-Based Software Engineering (5p) VT'05
- Cooperating Embedded Systems (5p) VT'05
- Storage Systems for Mobile Embedded Systems (3p) VT'05
- Introduction to Systems Thinking and its Application (5p) VT'05
- Forskningsplanering (3p) HT'05
- Advanced Real-Time Scheduling (5p) HT'05
- Distributed Real-Time and Database Systems (5p) HT'05
- Hardware Software Co-Design (5p) HT'05
- Real-Time Communication (5p) HT'05
- Embedded control systems (5p) VT'06
- Formella analysmetoder för realtidssystem (5p) VT'06
- Parallella och distribuerade realtidssystem (5p) VT'06
- Design of Embedded Real-Time Systems (5p) HT'06
- Säkerhetskritiska realtidssystem (5p) HT'06

Kursplaner

ADVANCED COMPONENT-BASED SOFTWARE ENGINEERING (5p) VT'05:
Component-based development is a large trend in within industry, office automation, web-based application, etc. Component-based software engineering is a hot topic within research and education. The goal of the course is to give the students an overview of component-based software engineering, train students in finding and summarizing particular topics within component-based software engineering (CBSE), and to give students insight in different areas related to CBSE. The students will get an introduction to CBSE principles and methods. Then they will select particular topics and analyze them in more details, exemplify them, and present them. The course includes the following topics:

- Concepts of component-based software engineering
- Software Architecture
- Developing Software Components
- Using Software Components
- Software production-lines
- Real-Time Software Components

Kursansvar: Ivica Crnkovic (MdH)
Tidplan: Jan 2005 till Mars 2005.

COOPERATING EMBEDDED SYSTEMS (5p) VT'05:
The aim of this course is to identify and to get a deeper understanding of the research problems that can be associated with cooperating embedded systems, in particular wireless sensor networks, and their applications. This area has during the last years been given much attention inspired by different visions and plans regarding new or enhanced applications based on collaborative signal and information processing in wired and wireless networks of computing sensor and actuator nodes embedded or placed almost everywhere in the environment.

The participants should first read, present and discuss a set of papers selected in the area. Secondly, each participant should write a research report or paper that goes more deep into one of the discussed problem areas. The research report is supposed to be backed up by simulation, proof or other form of analysis or investigation.
Subjects that will be covered include:

- energy supply and saving,
- fault tolerance and robustness,
- clock synchronization,
- localization and positioning,
- data filtering and data fusion,
- partitioning in central and decentralized functions
- choices between ad-hoc vs. planned network structures and routing

Kursansvarig: Tony Larsson (HH).
Tidplan: Ej fastställd. VT05.

STORAGE SYSTEMS FOR MOBILE EMBEDDED SYSTEMS (3p) VT'05:
This short course will give an overview, current trends, and practical issues in the design of storage system for mobile embedded systems such as mobile phones, PDAs, and portable media players. The focus will be on the two competing technologies for the portable storage system: NAND Flash memory and microdrive. There will also be a team project where a group of 2 to 3 students work together to build their own Flash memory drive on a development platform. At the end of course, there will be final project presentations and the best design voted by the students will be given a chance to implement their design into an actual USB Flash drive.
The outline of the short course is as follows:

- Overview of portable storage system
- Current trends
- Microdrive basics
- NAND Flash memory basics
- Software issues for portable storage system
- FTL (Flash Translation Layer) for Flash memory drive
- Project background information
- Project proposals
- Project final presentations

Kursansvar: SangLyul Min (Seoul National University) och Wang Yi (UU)
Tidplan: Ej fastställd. VT'05. Kursen kommer att ges vid Uppsala universitet.

INTRODUCTION TO SYSTEM THINKING AND ITS APPLICATION (5p) VT'05
The ability to "think" and "act" in terms of systems is central to being able understand the treat real time and embedded systems within their operational and life cycle context. This involves understanding both technical and non-technical issues surrounding life cycle management of the the real-time and embedded system of interest as well as all the supporting systems that enable the definition, production, operation and maintenance of the system-of-interest.
Kursansvar: Harold W. (Bud) Lawson.
Tidplan: Ej fastställd. 2005. Kursen ges i två intensivperioder. En tre dagars teoridel och ett två dagars möte kring utförda projekt.

FORSKNINGSPLANERING (3p) HT'05:
Kursen hjälper studenterna att sätta sig in i sitt forskningsområde och identifiera nyckellitteratur, nyckelkonferenser, framstående forskare och forskargrupper, aktuella och centrala frågeställningar, samt centrala resultat inom området. Kursen ger även konkret insikt i andras forskningsområden. Därutöver resulterar kursen i en individuell forskningsplan, med översikt över det egna forskningsområdet, formulering av den egna forskningsuppgiften, tidsplan och milstolpar. Kursplan:

- Introduktion
- Forskningsutbildning i USA, Europa och övriga världen
- Seminarier om kursdeltagarnas forskningsområde
- Seminarier om kursdeltagarnas forskningsplaner
- Seminarier om forskning vid ARTES++-noderna
- Seminarier av nyligen disputerade gästföreläsare
- Uppgift att skriva en forskningsöversikt över det egna området.
- Uppgift att lägga upp en plan över det egna forskningsarbetet.

Kursansvar: Hans Hansson (MdH).
Tidplan: 2 dagar under ARTES sommarskola, 2 dagars möte i oktober. Avslutning i samband med doktorandkonferensen i november.

ADVANCED REAL-TIME SCHEDULING (5p) HT'05:
The course will deepen and extend knowledge from a basic real-time systems course and provide a more general understanding of relation

between areas, and some hot, new issues. In addition to the scientific contents, the course will include information about the international research community, conferences, and "classic problems". Course contents:

- Scheduling periodic and non periodic tasks
- Distributed scheduling
- Overload handling
- Real-time communication
- Real-time operating systems
- Energy aware systems
- Real-Time issues in multimedia systems

Kursansvar: Gerhard Fohler (MdH).
Tidplan: Ej fastställd. HT'05.

DISTRIBUTED REAL-TIME AND DATABASE SYSTEMS (5p) HT'05
The goal of the course is to present issues in distributed and real-time systems, design principles for building reliable distributed real-time systems, as well as techniques and mechanisms that enable efficient management and manipulation of data in such systems. The course will emphasize architectural considerations, application requirements, and consistency of data. The topics include:

- Quality of service management in distributed systems
- Distributed real-time and dependability concepts
- Software quality attribute trade-offs
- Scheduling and overload management in dynamic systems
- Real-time, embedded, and distributed database systems
- Different consistency levels; recovery
- Real-time transaction management: Concurrency control and scheduling
- Data replication and concurrency control in distributed databases

The course includes programming assignments relating to real-time control with fault tolerance.
Kursansvar: Sten F. Andler (HS) och Jörgen Hansson (LiTH).
Kurstid: Ej fastställd. HT 2005. Kursen genomförs i intensivformat.
Förkunskapskrav: Grundläggande kurser i realtidssystem, distribuerade

HARDWARE/SOFTWARE CO-DESIGN OF EMBEDDED SYSTEMS (5p) HT'05:
The objective of the course is to present techniques for the concurrent design, or co-design, of embedded systems that are dedicated to specific applications and consist of tightly coupled hardware and software components. It will discuss modern design methodologies with an emphasis on early design phases, not covered by traditional methods, including modelling, verification and system-level synthesis. It will also discusses the topics of embedded real-time systems, and power related issues at the system level. Course contents:

- Embedded systems and their design. Characteristics and requirements
- System-level design-flow
- Architectures and platforms for embedded systems
- Component and platform-based Design
- Models of computation and specification languages
- Performance analysis and co-simulation
- Software synthesis and code generation
- System-level power/energy optimization
- Optimization techniques for design space exploration
- Laboratory assignments

Kursansvar: Zebo Peng och Petru Eles (LiTH).
Tidplan: Ej fastställd. HT'05.

REAL-TIME COMMUNICATION (5p) HT'05:
The goal of the course is to give knowledge of terminology, concepts, standardized protocols, and research in the field of real-time communication. The course is based on seminars where, for each seminar, all attendees read paper(s) which are handed out by the teacher. In addition, for each seminar, one attendee penetrates the selected subject further and leads the seminar. The course includes most (if not all) of the following subjects, either on lectures, as seminar subjects, or indirectly on the seminar discussions:

- Traffic models, performance analysis etc.
- Local area networks (LANs) and medium access methods: bus networks
- Local area networks and medium access methods: ring networks
- Switched networks in LANs and parallel/distributed computers
- Packet-switching, WAN, admission control etc.
- Internet: RSVP, real-time transport protocols etc.
- Wireless real-time communication
- Fault-tolerant communication

- Industrial communication and field buses
- Clock synchronization
- Selected research projects (in addition to already covered research projects)

Kursansvar: Magnus Jonsson (HH)
Kurstid: Ej fastställd. HT 2005.
Förkunskapskrav: Grundläggande kurs i datakommunikation/datornätverk

EMBEDDED CONTROL SYSTEMS (5p) VT'06:
Kursen ger en översikt av reglertekniska metoder och begrepp med fokus på implementationsaspekter och integrerad reglering och schemaläggning. Kursen är primärt riktat åt doktorander inom realtidssystem med ringa eller inga kunskaper inom reglerteknik. I kursen ingår momenten:

- Introduktion
- Regulatorer i kontinuerlig tid.
- PID regulatorn
- Diskretisering
- Implementering av periodiska aktiviteter
- Implementering av reglersystem
- Integrerad reglering och schemaläggning
- Verktyg: Truetime and Jitterbug
- Embedded Implementation Platforms
- Numerics
- Exempel: ATMEL AVR Mega8
- Diskreta reglersystem

Kursansvar: Karl-Erik Årzén
Tidpunkt: Ej fastställd. Två intensivperioder bestående av ca 3-4 dagar vardera
Plats: Inst för Reglerteknik

FORMELLA ANALYSMETODER FÖR REALTIDSSYSTEM (5p) VT'06:
Kursen introducerar formella språk för modellering av datorsystems beteenden och krav, matematiska metoder för analys, samt effektiva algoritmer och mjukvaruverktyg för analys. Efter kursen skall studenterna kunna validera formella specifikationer av datorsystem (speciellt tidskritiska system) med hjälp av mjukvaruverktyg såsom SPIN och UPPAAL. I kursen ingår momenten:

- Introduktion till formella metoder
- Finita automater
- Büchiautomater
- Temporallogik: LTL, CTL
- Tidsautomater
- Model-checking
- Modellerings- och programmeringsspråk för realtidsystem
- UML för realtidssystem
- Verktyg: UPPAAL och TIMES.
- Laborationer
- Projektuppgift

Kursansvar: Wang Yi och Paul Pettersson (UU).
Tidplan: Ej fastställd. VT 2006.

PARALLELLA OCH DISTRIBUERADE REALTIDSSYSTEM (5p) VT'06:
This course is intended to give a deeper understanding of the problems involved in designing real-time systems based on multiprocessor architectures. In particular, the course focuses on defining a framework for the modelling of different real-time scheduling policies.

- Background: motivation for, and definition of, real-time computing systems.
- Characterization of real-time systems: application constraints, design methods and performance measures.
- Modelling of real-time tasks and evaluation of system's ability of meeting application constraints.
- Single- and multiprocessor real-time scheduling: problem definition and terminology.
- Task assignment and scheduling to meet application constraints.
- Complexity theory and NP-completeness in the context of real-time scheduling.
- Real-time communications: protocols and end-to-end delay guarantees.
- Fault-tolerance techniques for real-time systems: models, algorithms and architectures.
- Distributed clock synchronization.
- Estimation of program run times.
- Assignments

Kursansvar: Jan Jonsson (Chalmers).
Tidplan: Ej fastställd. VT 2006.

SÄKERHETSKRITISKA REALTIDSSYSTEM (5p) HT'06:
Kursen skall ge studenterna en tillräcklig bas för att kunna designa, och verifiera, säkerhetskritiska och tillförlitliga realtidssystem. Speciell fokus läggs på distribuerade realtidssystem, men de tekniker som gås igenom är applicerbara på programvara i allmänhet. I kursen ingår:

- Hasardanalys
- Designtekniker för feltolerans, testbarhet och säkerhet

- Feltolerans
- Verifiering funktionell och temporal korrekthet och säkerhet
- Monitorering av realtidssystem
- Testning och debugging
- Laborationer

Kursansvar: Simin Nadjm-Tehrani (LiTH).
Tidplan: Ej fastställd. HT 2006

DESIGN OF EMBEDDED REAL-TIME SYSTEMS (5p) HT'06:
Kursen introducerar studenterna till området inbyggda styrsystem och ger kunskaper kring kravbilden (säkerhet, tillförlitlighet, flexibilitet, kostnad, realtid, lagkrav) som präglar dessa. Vidare beskrivs existerande arkitekturer med exempel från fordons-, flyg-, och andra styrsystemtillämpningar. Principer och metoder för att konstruera inbyggda styrsystem behandlas, samt användning av modeller som ett underlag för analys och syntes. Kursen ska som helhet ge kursdeltagarna en bred bild av området inklusive industriell praxis samt forskningsfronten. I kursen ingår:

- Introduktion till inbyggda styrsystem
- Kravställning
- Översikt över befintliga arkitekturer med exempel från fordon, rymd, flyg och tåg samt befintlig utvecklingsmetodik och programmeringsteknik
- Analys och övningar: Varför ser arkitekturerna och metodiken ut som de gör?
- Trender och utmaningar
- Konstruktion av inbyggda styrsystem Designparametrar, principer, heuristik
- Modellering och modellbaserad utveckling av inbyggda styrsystem
- Projektuppgift och laboration

Kursansvar: Martin Törngren (KTH)
Kurstid: Ej fastställd. Kursen kommer att genomföras under ett antal intensivdagar på KTH under, samt med mellanliggande arbetsuppgifter.
Förkunskapskrav: ARTES++kursen Embedded Control Systems eller motsvarande

Skickas till:
ARTES++
Institutionen för informationsteknologi
Box 337
751 05 Uppsala

Fax: +46 18 511 925
e-mail: info@artes.uu.se

Ansökan om att antas till ARTES++ forskarskola samt som realtidsdoktorand inom

ARTES
A network for Real-Time research and graduate Education in Sweden

Personuppgifter (textas)

Efternamn, tilltalsnamn	Födelse (år-månad-dag)	Kön (man/kvinna)
www-URL till din hemsida	e-mail	

Registrering som doktorand

Om du är registrerad vid ett annat universitet än du studerar vid skriv info om det EFTER uppgifter om din ordinare arbetsplats.

Institution	Ditt telefonnr på institutionen med riktnr
Universitet/Högskola	Fax med riktnummer
Adress	Institutions www URL
Tidigare utbildning/examen (titel, år, universitet, ämne)	Antagen (år-månad-dag) / Planerad examen (år och termin)
	Handledares e-mail
Närmaste handledare + ev.huvudhandledare	Arbetstidsfördelning (summa=100%) Forskarutbildning _____ % Undervisning, inst tjänstgöring _____ % Övrigt _____ %
Examens titel (PhD, Lic) / Examens ämne	Försörjning t.ex. x% SSF + y% fakultet + z% industri =100%

Avhandlingsbeskrivning

Titel på doktorandprojekt
Sammanfattning av doktorandprojektet Fortsätt gärna på baksidan.
Ditt motiv att bli ARTES++ doktorand Fortsätt gärna på baksidan.

Handledaren stödjer doktorandens deltagande i ARTES++ aktiviteter

Datum	Namnteckning

Sökande intygar att han/hon kommer att följa ARTES++ kursprogram och delta i övriga aktiviteter

Datum	Namnteckning

Beslut ifylles av ARTES

Beslut	Datum	Underskrift

Aktiviteter och kurser inom ARTES++ som jag planerar att delta i.

Detta är *inte* en anmälan till kurserna utan en hjälp för ARTES planering.

Sätt kryss framför de aktiviteter du planerar delta i.

	Aktivitet
	Advanced Component-Based Software Engineering (5p) VT'05
	Cooperating Embedded Systems (5p) VT'05
	Storage Systems for Embedded Systems (3p) VT'05
	Introduction to Systems Thinking and its Application (5p) VT'05
	ARTES Sommarskola, Augusti 2005
	ARTES Doktorandkonferens, November 2005
	Forskningsplanering (3p) HT'05
	Advanced Real-Time Scheduling (5p) HT'05
	Distributed Real-Time and Database Systems (5p) HT'05
	Hardware Software Co-Design (5p) HT'05
	Real-Time Communication (5p) HT'05
	Embedded control systems (5p) VT'06
	Formella analysmetoder för realtidssystem (5p) VT'06
	Parallella och distribuerade realtidssystem (5p) VT'06
	Design of Embedded Real-Time Systems (5p) HT'06
	Säkerhetskritiska realtidssystem (5p) HT'06

Följande uppgifter är frivilliga och icke bindande

Förslag på industrivistelse (företag, ort, kontaktperson)

_____

_____

Förslag på internationell vistelse (organisation, ort, land, kontaktperson)

_____

_____